

REDUNDANT

SLOT 4
CPU

P7A		P7B		P7C	
1	+5VD_RED	33	+5VD_RED	65	+VCORE_RED
2	+VEEPROM_RED	34	+2.5VPPGA_RED	66	+VCORE_RED
3	D0_RED	35	D0_RED	67	D0_RED
4	D1_RED	36	D1_RED	68	D1_RED
5	D2_RED	37	D2_RED	69	D2_RED
6	D3_RED	38	D3_RED	70	D3_RED
7	D4_RED	39	D4_RED	71	D4_RED
8	D5_RED	40	D5_RED	72	D5_RED
9	D6_RED	41	D6_RED	73	D6_RED
10	D7_RED	42	D7_RED	74	D7_RED
11	D8_RED	43	D8_RED	75	D8_RED
12	D9_RED	44	D9_RED	76	D9_RED
13	D10_RED	45	D10_RED	77	D10_RED
14	D11_RED	46	D11_RED	78	D11_RED
15	D12_RED	47	D12_RED	79	D12_RED
16	D13_RED	48	D13_RED	80	D13_RED
17	D14_RED	49	D14_RED	81	D14_RED
18	D15_RED	50	D15_RED	82	D15_RED
19	D16_RED	51	D16_RED	83	D16_RED
20	D17_RED	52	D17_RED	84	D17_RED
21	D18_RED	53	D18_RED	85	D18_RED
22	D19_RED	54	D19_RED	86	D19_RED
23	D20_RED	55	D20_RED	87	D20_RED
24	D21_RED	56	D21_RED	88	D21_RED
25	D22_RED	57	D22_RED	89	D22_RED
26	D23_RED	58	D23_RED	90	D23_RED
27	D24_RED	59	D24_RED	91	D24_RED
28	D25_RED	60	D25_RED	92	D25_RED
29	D26_RED	61	D26_RED	93	D26_RED
30	D27_RED	62	D27_RED	94	D27_RED
31	D28_RED	63	D28_RED	95	D28_RED
32	D29_RED	64	D29_RED	96	D29_RED

SLOT 5
PL/IF

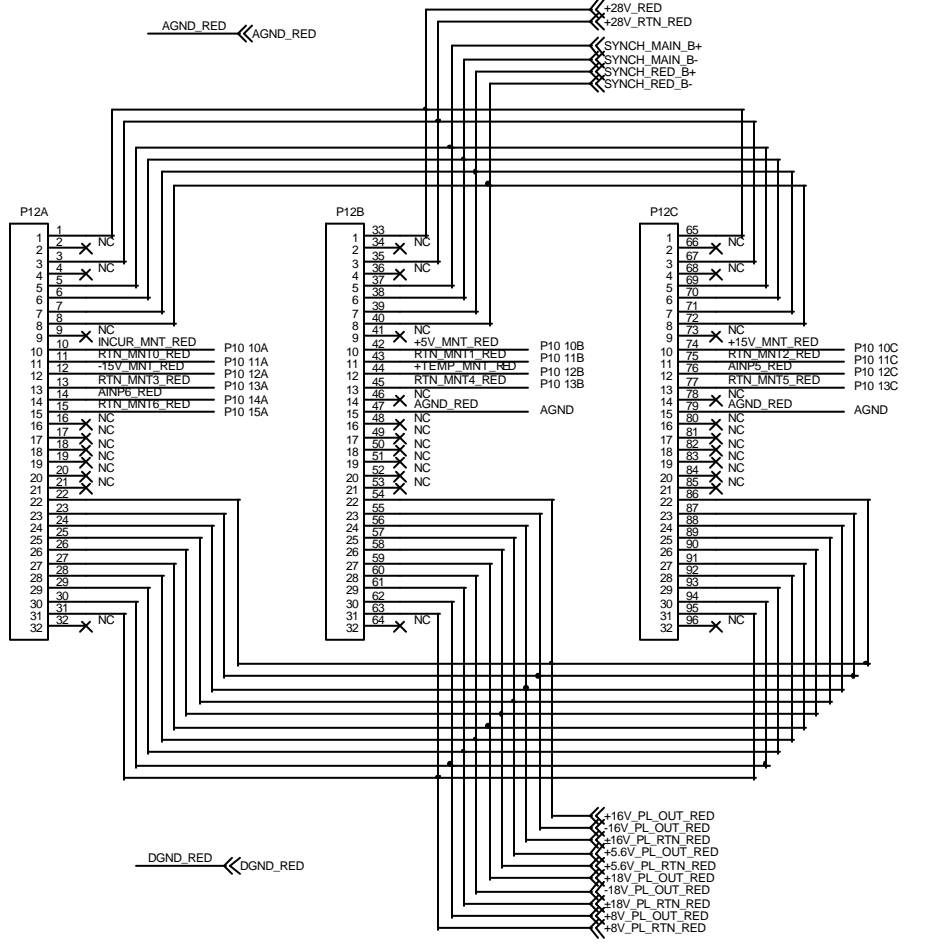
P9A		P9B		P9C	
1	+5VD_RED	33	+5VD_RED	65	+5VD_RED
2	+VFIFO_RED	34	+5VB061582_RED	66	+2.5VPPGA_RED
3	D0_RED	35	D0_RED	67	D2_RED
4	D1_RED	36	D1_RED	68	D3_RED
5	D2_RED	37	D2_RED	69	D4_RED
6	D3_RED	38	D3_RED	70	D5_RED
7	D4_RED	39	D4_RED	71	D6_RED
8	D5_RED	40	D5_RED	72	D7_RED
9	D6_RED	41	D6_RED	73	D8_RED
10	D7_RED	42	D7_RED	74	D9_RED
11	D8_RED	43	D8_RED	75	D10_RED
12	D9_RED	44	D9_RED	76	D11_RED
13	D10_RED	45	D10_RED	77	D12_RED
14	D11_RED	46	D11_RED	78	D13_RED
15	D12_RED	47	D12_RED	79	D14_RED
16	D13_RED	48	D13_RED	80	D15_RED
17	D14_RED	49	D14_RED	81	D16_RED
18	D15_RED	50	D15_RED	82	D17_RED
19	D16_RED	51	D16_RED	83	D18_RED
20	D17_RED	52	D17_RED	84	D19_RED
21	D18_RED	53	D18_RED	85	D20_RED
22	D19_RED	54	D19_RED	86	D21_RED
23	D20_RED	55	D20_RED	87	D22_RED
24	D21_RED	56	D21_RED	88	D23_RED
25	D22_RED	57	D22_RED	89	D24_RED
26	D23_RED	58	D23_RED	90	D25_RED
27	D24_RED	59	D24_RED	91	D26_RED
28	D25_RED	60	D25_RED	92	D27_RED
29	D26_RED	61	D26_RED	93	D28_RED
30	D27_RED	62	D27_RED	94	D29_RED
31	D28_RED	63	D28_RED	95	D30_RED
32	D29_RED	64	D29_RED	96	D31_RED

SLOT 6
DC/DC

P11A		P11B		P11C	
1	+5VD_RED	33	+5VD_RED	65	+VCORE_RED
2	+VEEPROM_RED	34	+2.5VPPGA_RED	66	+VCORE_RED
3	+VFIFO_RED	35	+5VB061582_RED	67	D0_RED
4	D0_RED	36	D1_RED	68	D1_RED
5	D1_RED	37	D2_RED	69	D2_RED
6	D2_RED	38	D3_RED	70	D3_RED
7	D3_RED	39	D4_RED	71	D4_RED
8	D4_RED	40	D5_RED	72	D5_RED
9	D5_RED	41	D6_RED	73	D6_RED
10	D6_RED	42	D7_RED	74	D7_RED
11	D7_RED	43	D8_RED	75	D8_RED
12	D8_RED	44	D9_RED	76	D9_RED
13	D9_RED	45	D10_RED	77	D10_RED
14	D10_RED	46	D11_RED	78	D11_RED
15	D11_RED	47	D12_RED	79	D12_RED
16	D12_RED	48	D13_RED	80	D13_RED
17	D13_RED	49	D14_RED	81	D14_RED
18	D14_RED	50	D15_RED	82	D15_RED
19	D15_RED	51	D16_RED	83	D16_RED
20	D16_RED	52	D17_RED	84	D17_RED
21	D17_RED	53	D18_RED	85	D18_RED
22	D18_RED	54	D19_RED	86	D19_RED
23	D19_RED	55	D20_RED	87	D20_RED
24	D20_RED	56	D21_RED	88	D21_RED
25	D21_RED	57	D22_RED	89	D22_RED
26	D22_RED	58	D23_RED	90	D23_RED
27	D23_RED	59	D24_RED	91	D24_RED
28	D24_RED	60	D25_RED	92	D25_RED
29	D25_RED	61	D26_RED	93	D26_RED
30	D26_RED	62	D27_RED	94	D27_RED
31	D27_RED	63	D28_RED	95	D28_RED
32	D28_RED	64	D29_RED	96	D29_RED

P8A		P8B		P8C	
1	+5VD_RED	33	+VIFMEZZ_RED	65	+5VD_RED
2	L0D0+ RED	34	L0D0+ RED	66	L2D0+ RED
3	L0D1+ RED	35	L0D1+ RED	67	L2D1+ RED
4	L0D2+ RED	36	L0D2+ RED	68	L2D2+ RED
5	L0D3+ RED	37	L0D3+ RED	69	L2D3+ RED
6	L0D4+ RED	38	L0D4+ RED	70	L2D4+ RED
7	L0D5+ RED	39	L0D5+ RED	71	L2D5+ RED
8	L0D6+ RED	40	L0D6+ RED	72	L2D6+ RED
9	L0D7+ RED	41	L0D7+ RED	73	L2D7+ RED
10	L0D8+ RED	42	L0D8+ RED	74	L2D8+ RED
11	L0D9+ RED	43	L0D9+ RED	75	L2D9+ RED
12	L0D10+ RED	44	L0D10+ RED	76	L2D10+ RED
13	L0D11+ RED	45	L0D11+ RED	77	L2D11+ RED
14	L0D12+ RED	46	L0D12+ RED	78	L2D12+ RED
15	L0D13+ RED	47	L0D13+ RED	79	L2D13+ RED
16	L0D14+ RED	48	L0D14+ RED	80	L2D14+ RED
17	L0D15+ RED	49	L0D15+ RED	81	L2D15+ RED
18	L0D16+ RED	50	L0D16+ RED	82	L2D16+ RED
19	L0D17+ RED	51	L0D17+ RED	83	L2D17+ RED
20	L0D18+ RED	52	L0D18+ RED	84	L2D18+ RED
21	L0D19+ RED	53	L0D19+ RED	85	L2D19+ RED
22	L0D20+ RED	54	L0D20+ RED	86	L2D20+ RED
23	L0D21+ RED	55	L0D21+ RED	87	L2D21+ RED
24	L0D22+ RED	56	L0D22+ RED	88	L2D22+ RED
25	L0D23+ RED	57	L0D23+ RED	89	L2D23+ RED
26	L0D24+ RED	58	L0D24+ RED	90	L2D24+ RED
27	L0D25+ RED	59	L0D25+ RED	91	L2D25+ RED
28	L0D26+ RED	60	L0D26+ RED	92	L2D26+ RED
29	L0D27+ RED	61	L0D27+ RED	93	L2D27+ RED
30	L0D28+ RED	62	L0D28+ RED	94	L2D28+ RED
31	L0D29+ RED	63	L0D29+ RED	95	L2D29+ RED
32	L0D30+ RED	64	L0D30+ RED	96	L2D30+ RED

P10A		P10B		P10C	
1	+5VD_RED	33	+5VD_RED	65	+5VD_RED
2	L0D0+ RED	34	L0D0+ RED	66	L2D0+ RED
3	L0D1+ RED	35	L0D1+ RED	67	L2D1+ RED
4	L0D2+ RED	36	L0D2+ RED	68	L2D2+ RED
5	L0D3+ RED	37	L0D3+ RED	69	L2D3+ RED
6	L0D4+ RED	38	L0D4+ RED	70	L2D4+ RED
7	L0D5+ RED	39	L0D5+ RED	71	L2D5+ RED
8	L0D6+ RED	40	L0D6+ RED	72	L2D6+ RED
9	L0D7+ RED	41	L0D7+ RED	73	L2D7+ RED
10	L0D8+ RED	42	L0D8+ RED	74	L2D8+ RED
11	L0D9+ RED	43	L0D9+ RED	75	L2D9+ RED
12	L0D10+ RED	44	L0D10+ RED	76	L2D10+ RED
13	L0D11+ RED	45	L0D11+ RED	77	L2D11+ RED
14	L0D12+ RED	46	L0D12+ RED	78	L2D12+ RED
15	L0D13+ RED	47	L0D13+ RED	79	L2D13+ RED
16	L0D14+ RED	48	L0D14+ RED	80	L2D14+ RED
17	L0D15+ RED	49	L0D15+ RED	81	L2D15+ RED
18	L0D16+ RED	50	L0D16+ RED	82	L2D16+ RED
19	L0D17+ RED	51	L0D17+ RED	83	L2D17+ RED
20	L0D18+ RED	52	L0D18+ RED	84	L2D18+ RED
21	L0D19+ RED	53	L0D19+ RED	85	L2D19+ RED
22	L0D20+ RED	54	L0D20+ RED	86	L2D20+ RED
23	L0D21+ RED	55	L0D21+ RED	87	L2D21+ RED
24	L0D22+ RED	56	L0D22+ RED	88	L2D22+ RED
25	L0D23+ RED	57	L0D23+ RED	89	L2D23+ RED
26	L0D24+ RED	58	L0D24+ RED	90	L2D24+ RED
27	L0D25+ RED	59	L0D25+ RED	91	L2D25+ RED
28	L0D26+ RED	60	L0D26+ RED	92	L2D26+ RED
29	L0D27+ RED	61	L0D27+ RED	93	L2D27+ RED
30	L0D28+ RED	62	L0D28+ RED	94	L2D28+ RED
31	L0D29+ RED	63	L0D29+ RED	95	L2D29+ RED
32	L0D30+ RED	64	L0D30+ RED	96	L2D30+ RED



REV	DATE	DRAWN	CHECK	ENG	PRASS	C. d.C.	CHANGE/REVISION
CUSTOMER				EFFECTIVITY		CARLO GAVAZZI SPACE	
DRAWING TITLE				SCALE		GEN. RA.	
HIGHER ASSEMBLY				DRAWING NUMBER		SHEET OF	
DPU-EM-410.000				DPU-EM-410.020		2 3	